

電気通信大学 平成21年度シラバス

授業科目名	高性能コンピューティング論2		
英文授業科目名	High Performance Computing 2		
開講年度	2009年度	開講年次	
開講学期	後学期	開講コース・課程	博士前期・後期課程
授業の方法	講義	単位数	2
科目区分	情報システム学研究科-情報システム基盤学専攻-専門科目		
開講学科・専攻	情報システム基盤学専攻		
担当教官名	近藤 正章		
居室	IS-521		

公開E-Mail	授業関連Webページ
kondo[at]is.uec.ac.jp	

<b>【講義の狙い, 目標】</b>
<p>情報化社会の基盤として必要不可欠なコンピュータシステムにおいて、マイクロプロセッサは中核的な役割を担う部分であり、その基本構成を理解することは重要である。本授業では、最先端のマイクロプロセッサの構成と動作原理を理解し、コンピュータシステムの基礎知識を身につけることを目標とする。</p>

<b>【内容】</b>
<ul style="list-style-type: none"> <li>・マイクロプロセッサの概要</li> <li>・プロセッサアーキテクチャの基本（命令セットアーキテクチャ、性能モデルなど）</li> <li>・最先端マイクロプロセッサの構成（パイプライン、動的命令スケジューリング、分岐予測、キャッシュなど）</li> <li>・並列プロセッサアーキテクチャ</li> <li>・マイクロプロセッサの先端技術（高性能・省電力・高信頼化技術など）</li> </ul>

<b>【教科書, 参考書】</b>
必要に応じて紹介する。

<b>【予備知識】</b>
特に必要なし。

<b>【演習】</b>
なし。

電気通信大学 平成21年度シラバス

【成績評価方法及び評価基準】

出席状況、レポートを基に総合的に判断する。

【その他】

なし。